



检测报告

公司 : N/A
地址 : N/A
样品名称 : 集成电路
型号 : PIC12F508-I/P
器件品牌 : Microchip
批次代码 : 2144
器件封装 : PDIP-8
样品数量 : 840 片
检测数量 : 10 片
收样日期 : 2023/03/20
测试日期 : 2023/03/20/17:30 - 2023/03/21/16:25

声明:

附件中显示的测试是根据指示步骤进行的,我们对这些测试的准确性和完整性承担全部责任,并保证所有执行测试的人员的资格。



检测 Sine

审核 Wu ZQ

批准 Lucy

注意事项:

1. 报告无审核、批准人签章无效。
2. 报告未盖测试报告章及骑缝章无效。
3. 报告结论只对委托样品负责。
4. 报告未经本实验室书面批准不得部分复制。
5. 报告涂改无效。
6. 如对试验结果有异议,可按申诉程序要求执行。



测试项目

- 外观检查
- 电特性测试
- 编程烧录
- 可焊性测试
- X-ray 检测
- ROHS 测试
- 关键功能测试
- 烘烤
- 编带
- 丙酮测试
- 开盖测试
- SAT 检测
- 切片测试

测试方法及测试设备

1.1 测试标准:

- AS6081

1.2 显微镜

- 设备规格:
光学显微镜: SEZ-260: X7-X45 (设备有效期至: 2023-08-19)

1.3 功能测试设备

- 设备规格:
西尔特编程器: 6100N





1.4 检测依据

- 《Microchip PIC12F508-I/P》:

https://www.semice.com/file/Microchip/Microchip-PIC12F508_CN.pdf

测试结果

编程器测试结果:

编程器测试	结果:
测试总量:	10片
通过数量:	10片
失败数量:	0片
注意:	所有样品编程测试通过。

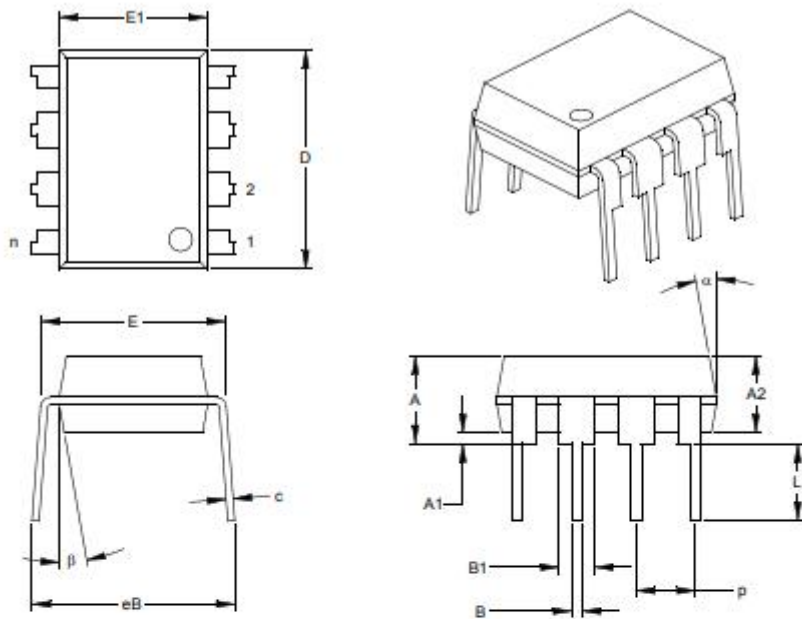
编程器测试结果:

测试参数	结果
管脚连续性	通过
擦除	通过
编程	通过
验证	通过
擦除	通过
查空测试	通过

1. 芯片描述:

PIC12F508/509/16F505是Microchip Technology生产的低成本、高性能、8位、全静态的基于闪存的CMOS单片机。它们采用RISC架构,仅有33条单字/单周期指令。除程序跳转指令(为两个周期)外的所有其他指令都是单周期(200 ns)的。PIC12F508/509/16F505器件的性能比同价位的同类产品要高出很多。12位宽的指令是高度对称的,这样它的代码密集程度是同类8位单片机的两倍。易于使用且便于记忆的指令集大大缩短了开发时间。

2. 封装尺寸:



尺寸范围	单位	英寸*			毫米		
		最小	正常	最大	最小	正常	最大
引脚数	n		8			8	
引脚间距	P		.100			2.54	
引脚到固定面高度	A	.140	.155	.170	3.56	3.94	4.32
塑模封装厚度	A2	.115	.130	.145	2.92	3.30	3.68
塑模底面到固定面高度	A1	.015			0.38		
引脚厚度	E	.300	.313	.325	7.62	7.94	8.26
塑模封装宽度	E1	.240	.250	.260	6.10	6.35	6.60
总长度	D	.360	.373	.385	9.14	9.46	9.78
引脚尖到固定面高度	L	.125	.130	.135	3.18	3.30	3.43
引脚厚度	c	.008	.012	.015	0.20	0.29	0.38
引脚上部宽度	B1	.045	.058	.070	1.14	1.46	1.78
引脚下部宽度	B	.014	.018	.022	0.36	0.46	0.56
总排列间距	§ eB	.310	.370	.430	7.87	9.40	10.92
塑模顶端锥度	α	5	10	15	5	10	15
塑模底端锥度	β	5	10	15	5	10	15

* 控制参数

§ 重要特性

注:

尺寸 D 和 E1 不包括塑模毛边或凸起。塑模每侧的毛边或突起不得超过 0.010 英寸 (0.254 毫米)。

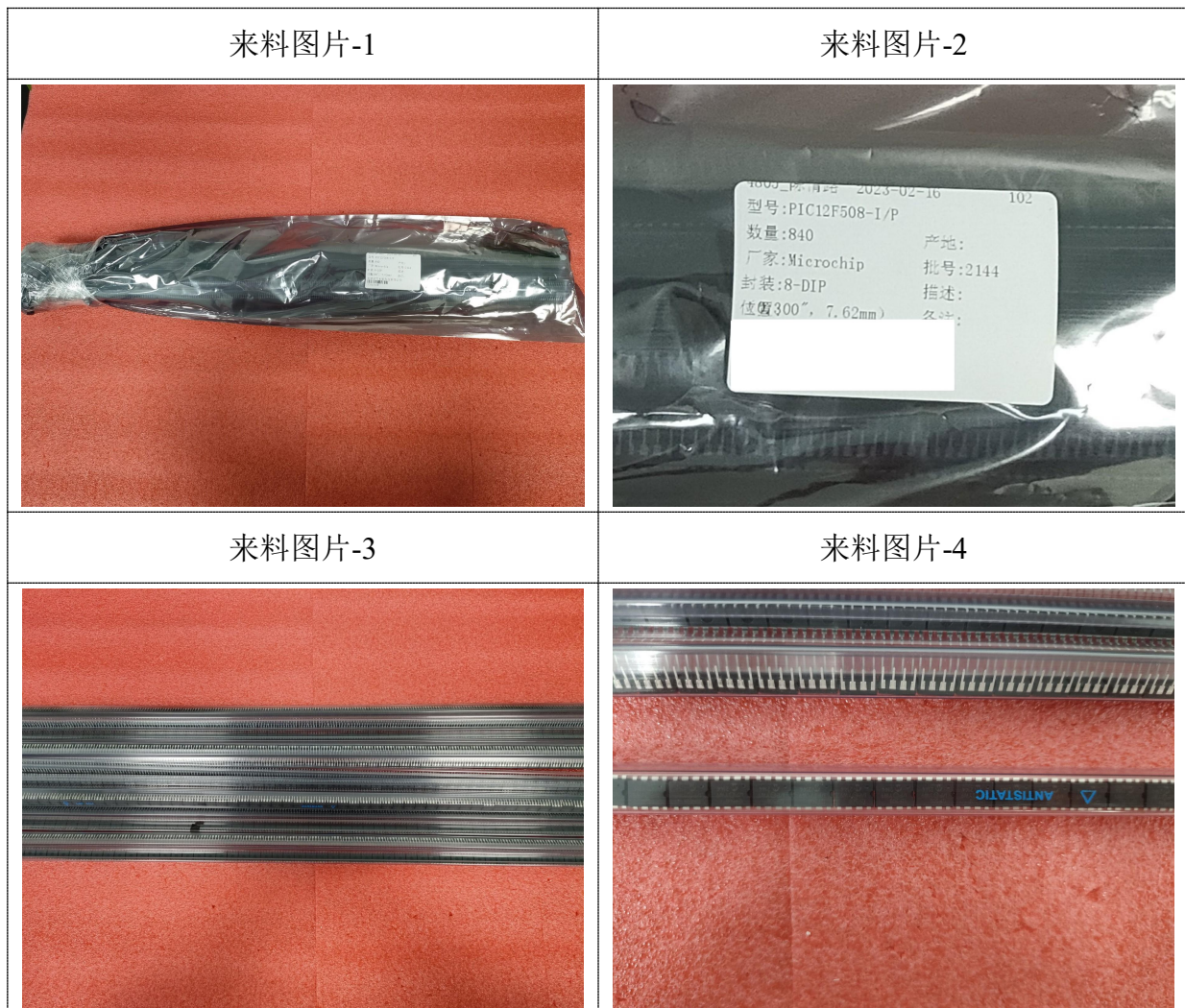
等同于 JEDEC 号: MS-001

图号: C04-018

3.来料信息:

重量:	500 g	样品数量	840片
箱子数量	N/A	完整标签	不存在
封装类型	管装	防潮保护	不存在
MSL等级	N/A	ESD保护	存在

备注: 共收到客户提供的 840 片样品, 抽测样品 10 片。



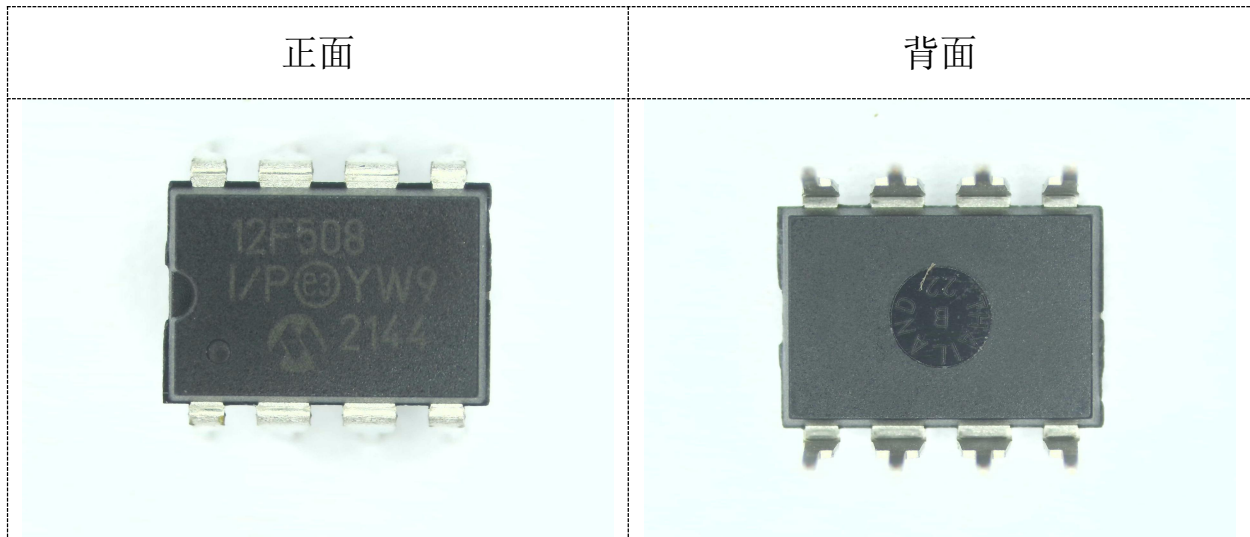
4. 编程测试:

依据标准: AS6081

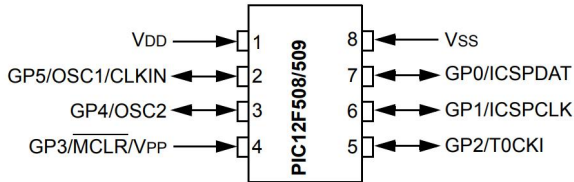
检测环境 环境温度: 25.8 °C; 相对湿度: 57.3% RH

使用西尔特编程器 6100N 对芯片进行了以下测试:

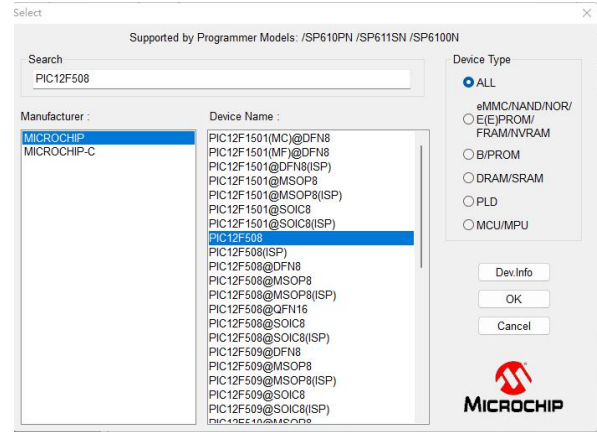
- 管脚连续性: 芯片插入检查, 防止芯片意外损坏。
- 擦除: 将芯片擦除至空白状态。这种操作只能在可以电擦除的芯片上执行。
- 编程: 使用随机数据对设备进行编程。
- 验证: 该函数比较缓冲区的内容与芯片的内容。如果有任何差异, 验证将停止, 并将显示失败消息。
只有通过验证的芯片才能被识别为被正确编程的芯片。
- 擦除: 将芯片擦除至空白状态。这种操作只能在可以电擦除的芯片上执行。
- 查空测试: 确保设备上没有程序。



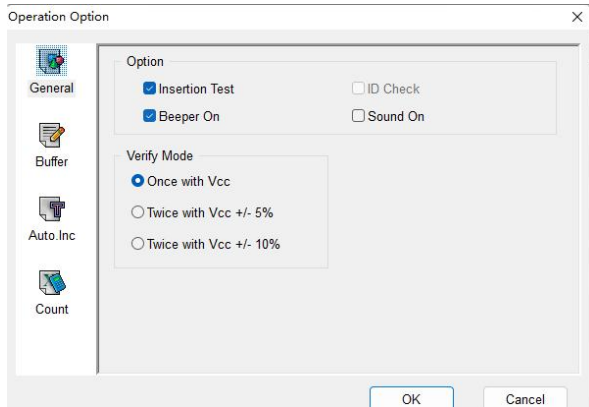
芯片引脚



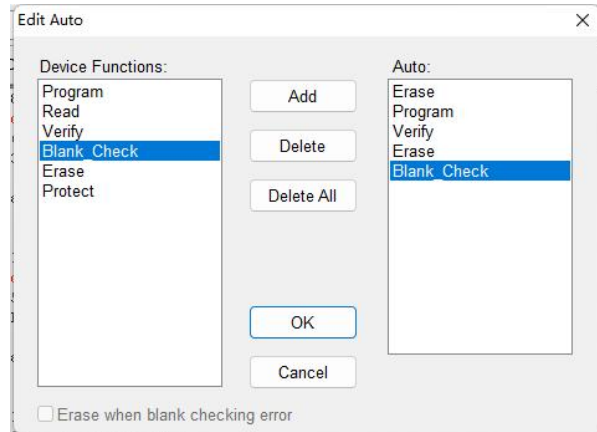
芯片选择



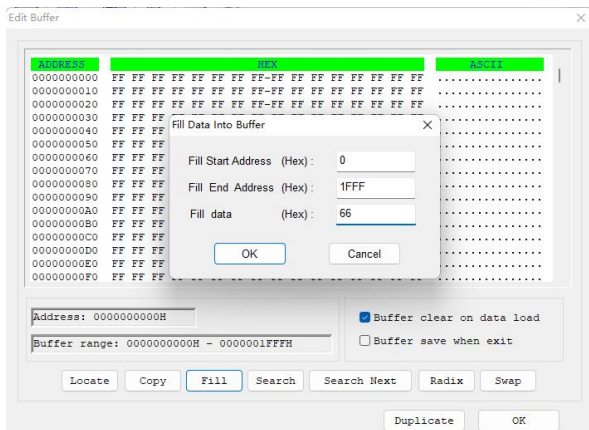
操作选项



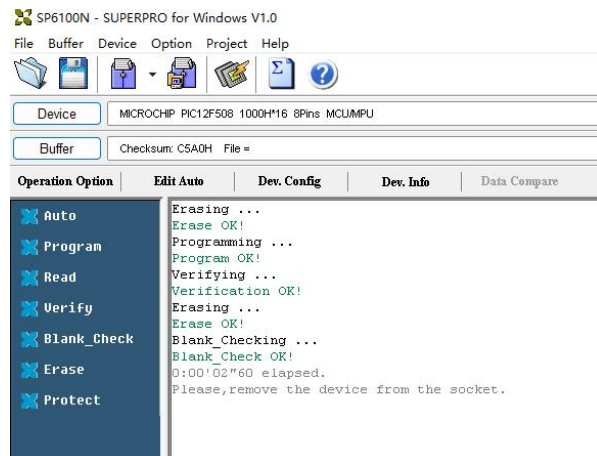
测试选项



编辑缓冲区



编程测试 (通过)





创芯在线电子检测中心

网站: <https://www.iclabcn.com>
地址: 深圳市福田区中航路鼎诚国际大厦2603
电话: 0755-82719442 邮箱: engineer@iclabcn.com



报告编号:	SZ20230322002
日期:	2023/03/22
页码:	8/9

编程测试结论:

编程测试	结论:
测试总量:	10片
通过数量:	10片
失败数量:	0片
注意:	所有样品编程测试通过。

-报告结束-





创芯在线电子检测中心

网站: <https://www.iclabcn.com>
地址: 深圳市福田区中航路鼎诚国际大厦2603
电话: 0755-82719442 邮箱: engineer@iclabcn.com



报告编号:	SZ20230322002
日期:	2023/03/22
页码:	9/9

获得更多资讯, 请访问: <https://www.iclabcn.com>

CXO实验室公众微信号

